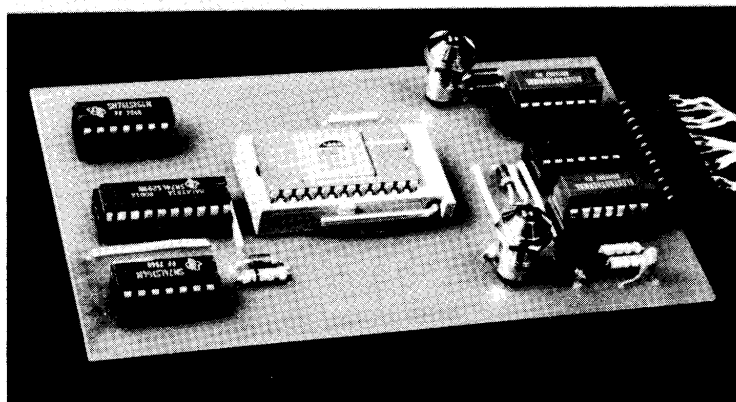


EPROM- PRO- GRAMMEER- APPARAAT



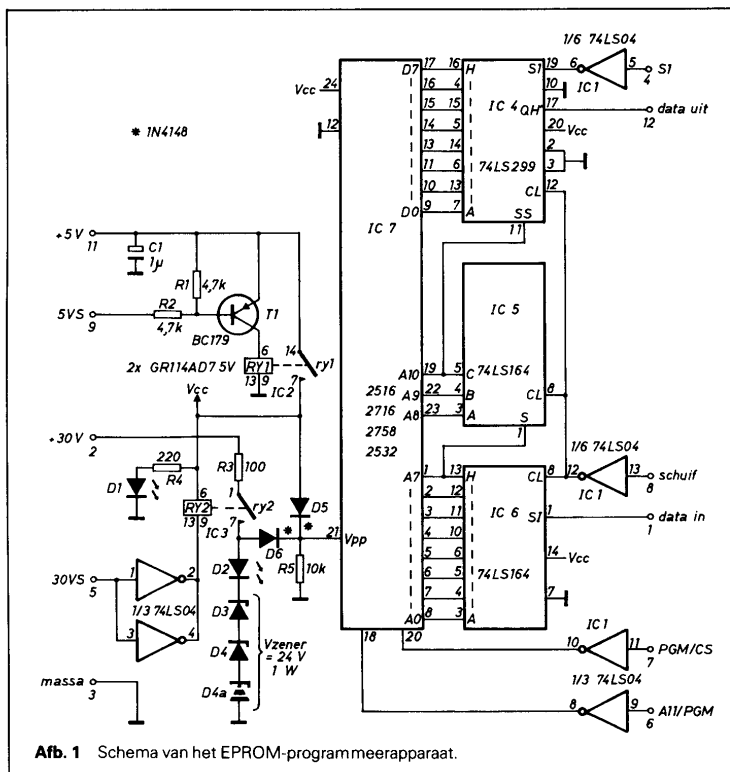
J.M.V.D. PEIJL

Dit programmeer-apparaat is ontworpen om aangesloten te kunnen worden op een groot aantal microcomputers. Het bestaat uit slechts één enkelzijdig printje. Deze print maakt gebruik van 8 in/uit-lijnen, één aardaansluiting, één 5 V aansluiting (300 mA) en één 30 V aansluiting (40 mA). Aan onderdelen kost de print ongeveer f 30,00.

We kunnen met dit apparaat de volgende EPROM's programmeren: de 2758 (1K), de 2716 (2K), de 2516 (2K Texas Instr.) en de 2532 (4K Texas Instr.). We maken hierbij geen onderscheid in de verschillende versies van deze IC's. Hoewel de software geschikt is om ook de 2732 te programmeren is hiervan afgezien omdat de 2732 iets andere pen-aansluitingen heeft. Het gaat hierbij vooral om de 25 V programmeerspanning. Als we de print geschikt willen maken voor dit type IC kunnen we het printontwerp gemakkelijk aanpassen. We moeten dan echter afzien van de mogelijkheid om de andere IC's erop te programmeren. De hier beschreven software is ontwikkeld voor de PET. Hoewel we ons EPROM-programmeerapparaat niet universeel kunnen noemen is het predikaat „veelzijdig” wel op zijn plaats.

Hardware

Voor de data- en adresaansluitingen van de EPROM is gebruik gemaakt van schuifregisters, zodat maar weinig aansluitingen naar de microprocessor nodig zijn (zie afb. 2). Met IC5 en IC6 worden de adreslijnen op de EPROM aangesloten. Het derde schuifregister is van een zeer universeel type. We maken hier slechts gebruik van twee mogelijkheden (modes) van het schuifregister. De ene mogelijkheid is „parallel load”, voor het inlezen van de data vanuit de EPROM. De tweede mogelijkheid is het naar rechts schuiven van gegevens. Hierbij zijn de uitgangen actief. Deze uitgangen kennen namelijk drie standen, 0, 1 en ingang. We noemen



dat „Tri-State“ (3 toestanden). De klockingangen (schuif) van de drie schuifregisters zijn gebufferd om de microcomputer niet te zwaar te belasten. De pennen 18 en 20 van de EPROM (IC7) zijn om een andere reden gebufferd. We kunnen namelijk vanuit de microcomputer de voedingsspanningsaansluitingen van de EPROM besturen. Dit zijn de 5 V en de 25 V. De 25 V wordt op de print gerealiseerd door middel van enige zenerdiodes (samen 24 V) en een LED in serie. We kunnen zo dan ook zien of de 25 V aanwezig is. Als de 5 V wordt uitgeschakeld krijgt ook de buffer, IC1 (74LS04), geen spanning meer. Alle aansluitingen van de EPROM zijn dan spanningloos. We kunnen nu zonder bezwaar de EPROM plaatsen of wegnemen. Als de 5 V is uitgeschakeld is automatisch de 25 V ook niet meer aanwezig omdat het reedrelais RY2 van de 25 V eveneens door de dubbele buffer wordt gestuurd. Na een reset zijn alle microcomputeraansluitingen hoog of zwevend. De 5 V is dan uitgeschakeld zoals uit afb. 1 blijkt. Het eigenlijke programmeren van een EPROM is zeer eenvoudig. We moeten eerst alle adres- en data-aansluitingen in de gewenste toestand brengen. Tevens moet de CS (Chip Select) of OE (Output Enable) in de juiste stand worden gezet. De 25 V programmeer-

nen moeten worden gestuurd. Deze waarden zijn verzameld in tabel 1. Hierbij is aangegeven welke spanningen door de microcomputer moeten worden geleverd. Data uit is hier niet aangegeven want dit is de uitgang van het schuifregister IC4 en dus een ingang voor de microcomputer. Zoals in tabel 1 is te zien moet bij het lezen van de EPROM's een klokpuls worden gegeven. Een eigenschap van de 74LS299 is namelijk dat deze bij een „parallel load“ ook nog een klokpuls moet hebben.

Bouw

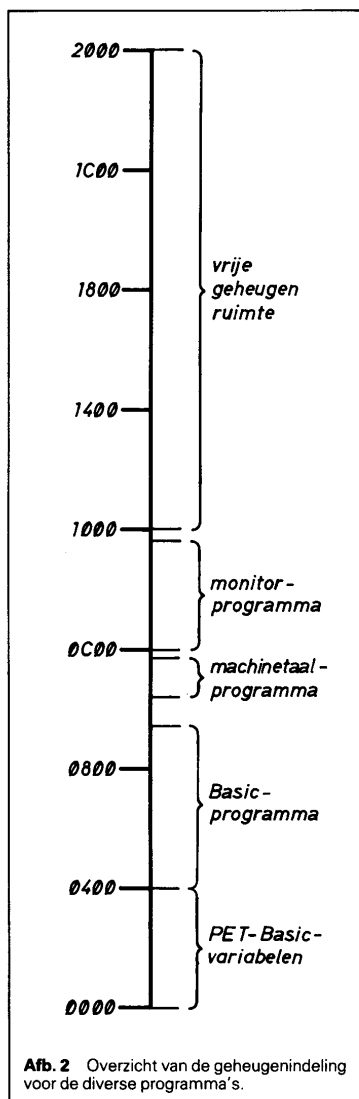
Hierover is weinig te zeggen. Het printontwerp (zie afb. 4 en 5) spreekt voor zichzelf. Voor de EPROM-voet kunnen we eventueel een gewoon voetje nemen. De IC's kunnen dan met een schroevendraaier en wat handigheid worden losgemaakt. Een IC-voet met een „pookje” is natuurlijk „het einde”. In de handel is een dure van ongeveer f 50, maar ook een eenvoudige uitvoering van ongeveer f 15 bij Inelco verkrijgbaar (zie afb. 6). Bij het plaatsen van de EPROM moet wel goed worden opgelet waar pen 1 is. Dit moet men op de print aangeven om verassingaen te voorkomen.

Software

De software is zo ontworpen dat deze goed past in het geheugen van de PET. Daarvoor moeten we eerst de geheugenruimte van de PET bekijken. De beschikbare RAM-ruimte begint bij adres 0400 en eindigt bij 1FFF Hex. De ruimte van 1000 tot en met 1FFF willen we vrij houden om er de inhoud van de te programmeren of uit te lezen EPROM's te schrijven. Dit is een

Tabel 1 Overzicht van de stuursignalen voor diverse typen EPROM's.

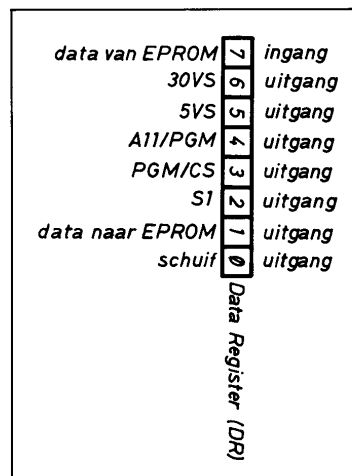
bit nr. mode	7 data uit	6 30VS	5 5VS	4 A11 PGM	3 PGM CS	2 SI	1 data in	0 schuif
schuiven voor lezen		0	0	0	0	1	0	
lezen		0	0	0	1	0	0	
schuiven voor programm.		1	0	1/0	1/0	1	0	
program- meren		1	0	1/0	50 ms	1	0	0
schuiven voor lezen		0	0	0	0	1	0	
lezen		0	0	1	1	0	0	
schuiven voor programm.		1	0	1	0	1	0	
program- meren		1	0	50 ms	0	1	0	0



ruimte van 4K en daarin kan precies de inhoud van een 2532 staan. Het Basic-programma begint altijd automatisch op 0400. Ons programma bestaat voor een deel uit Basic en voor een deel uit machinetaal. Verder maken we gebruik van het monitorprogramma, dat in het PET Users Manual staat. Dit programma is onmisbaar want daardoor kunnen we zien wat in de RAM staat van 1000 tot en met 1FFF, en dus ook wat in de EPROM staat. We kunnen daar ook data in schrijven of veranderen. Het Basic-programma loopt tot circa 0900. De pointers voor „Start of Variables” en „End of Variables” worden geïnitieerd op 0980. De pointers voor „Start of Strings” en „End of Memory” worden geïnitieerd op 0ADF. Dit initiëren is nodig, omdat anders de programma's

die boven het Basic-programma liggen worden overgeschreven of verschoven. Van 0AE0 tot 0BFD liggen de verschillende machinetaal-routines en van 0C0F tot 0F6D ligt het naar boven geschoven monitorprogramma (zie afb. 2). In lijst 1 vindt u een overzicht van het totale programma. We beginnen met het initiëren van de pointers en stellen daarmee de grenzen van ons Basic-programma vast. Wanneer we ons Basic-programma nog wat langer willen maken moeten we alle pointers die op 0980 (hex) staan naar een hogere waarde brengen, bijvoorbeeld 0A00. Het is echter mogelijk dat we dan met een „Out of memory error” te maken krijgen. Vervolgens worden het Data Direction en het Data register ingeschreven.

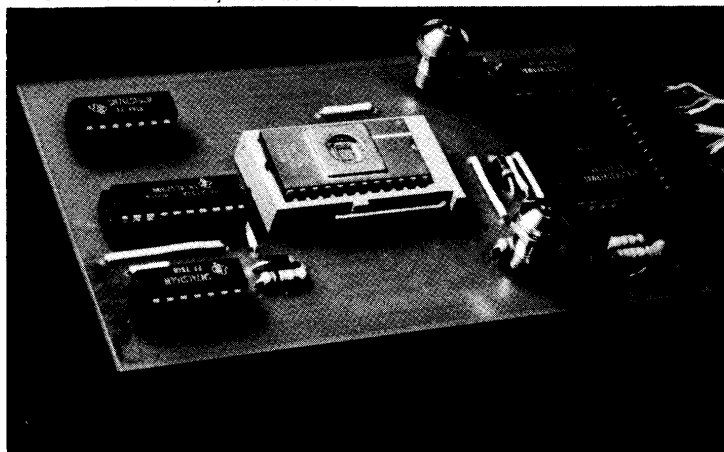
Het Data Direction register wordt op 7F gezet, omdat het belangrijkste bit (bit 7) een ingang is en de rest uitgangen. Zie hiervoor ook afb. 3. Vervolgens vraagt het programma of we naar het monitorprogramma willen. Als we daar naar toe gaan, kunnen we er weer uit komen door een „X” te typen. De rest van de monitor-instructies kunnen we in het PET Users Manual vinden. Als we niet naar de monitor gaan, moeten we aangeven of we willen uitlezen of programmeren en welk type EPROM we gebruiken. Vervolgens moeten we opgeven waar het begin- en eindadres ligt in de ROM en het beginadres in de RAM. Als de adressen minder dan 4 cijfers hebben worden ze automatisch aan de voorkant aangevuld met nullen (regel 1006). Het programma controleert vervolgens of we meer ruimte gebruiken dan in de EPROM aanwezig is. We worden dan gewaarschuwd met de tekst „zoveel ruimte heeft uw EPROM niet”. Intussen is de 5 V ingeschakeld, zoals we aan de LED kunnen zien. Voor het programmeren en



Afb. 3 Indeling van de in- en uitgangsfuncties van het Data Register (DR) van de VIA in de PET.

uitlezen zijn de 2758, 2716 en 2732 aan elkaar gelijk. Er zijn dan ook vier verschillende programma's, lezen 2532, schrijven (programmeren) 2532, lezen 2658, 2716 en 2732 en schrijven van deze drie EPROM's. De regels 1000 tot en met 1050 vormen een routine, die de hexadecimale adressen vertaalt in decimale adressen. Deze subroutine wordt ook gebruikt door de subroutine die ligt op de regels 150 tot en met 190. Deze laatste subroutine vertaalt de hexadecimale beginadressen van ROM en RAM, in groepen van 2 digits, naar decimaal en plaatst deze via een POKE-instructie op de adressen FB en FC voor het ROM-beginadres en op FD en FE voor het RAM-beginadres. Deze Zero Page-adressen worden niet door Basic gebruikt. Op regel 230 begint het programma dat dient om de 2532 te programmeren. Na het plaatsen van de beginadressen naar de Zero Page ko-

Afb. 6 Zo ziet het uiteindelijke resultaat eruit.



Lijst 1

2	POKE 124, 128: POKE 125,9: POKE 126, 128: POKE 127,9: POKE 128, 128: POKE 129,9	zet pointers voor tekst, arrays en variabelen voor Basic-programma
3	POKE 130, 223: POKE 131, 10: POKE 132, 223: POKE 133, 10: POKE 134, 223: POKE 135, 10	
5	POKE 59459, 127: POKE 59457, 36	zet DDR en initialiseer DR
6	PRINT "PLAATS EPROM"	
7	INPUT "TERUG NAAR MONITOR (J/N)"; Z\$	
8	IF Z\$ = "J" THEN SYS (3087)	naar monitorprogramma
10	INPUT "WELK TYPE EPROM"; A: POKE 59457, 04	schakel 5V in en zet schuif mode
20	IF A < > 2758 AND A < > 2716 AND A < > 2516 AND A < > 2532 GOTO 10	
40	INPUT "LEZEN OF SCHRIJVEN (L/S)"; B\$	
50	IF B\$ < > "L" AND B\$ < > "S" THEN 40	
70	INPUT "ROM-BEGINADRES"; C\$	
75	INPUT "ROM-EINDADRES"; D\$: INPUT "RAM-BEGINADRES"; E\$	haal begin- en eindadres van het te gebruiken ROM-geheugen en converteer dit naar hexadecimaal; hetzelfde voor het beginadres van het RAM-geheugen.
80	FS = C\$: GOSUB 1000: C = H	bepaal of de ruimte overeenkomt met het type EPROM
90	FS = D\$: GOSUB 1000: D = H: B = D - C	
100	FS = E\$: GOSUB 1000: E = H	
110	IF B < 1024 GOTO 190	
120	IF B < 2048 AND A < > 2758 GOTO 190	
130	IF B < 4096 AND A = 2532 GOTO 190	
140	PRINT "ZOVEEL RUIMTE HEEFT UW EPROM NIET": GOTO 5	
150	FS = C\$: J = 2: K = 1: GOSUB 1005: POKE 251, H	converteer het lage byte van het ROM- beginadres naar decimaal; converteer het hoge byte en plaats deze in de pointer.
160	J = 4: K = 3: GOSUB 1005: POKE 252, H	converteer het lage byte van het RAM- beginadres naar decimaal; converteer het hoge byte en plaats deze in de pointer.
170	FS = E\$: J = 2: K = 1: GOSUB 1005: POKE 253, H	
180	J = 4: K = 3: GOSUB 1005: POKE 254, H: RETURN	
190	IF A = 2532 AND B\$ = "L" GOTO 400	bepaal wat gedaan moet worden en spring naar de desbetreffende routine
200	IF A < > 2532 AND B\$ = "L" GOTO 420	
210	IF A < > 2532 AND B\$ = "S" GOTO 320	
220	GOSUB 150: FOR L = 0 TO B: SYS(2882)	lees de 2532 0B42 hex en bepaal of deze laag is (FF), zo niet; print de tekst en terug zo ja: ga verder
230	IF PEEK(1) < > 255 GOTO 250	
240	NEXT: GOTO 260	
250	PRINT "EPROM IS NIET SCHOON": GOTO 5	
260	POKE 59457, 68: GOSUB 150	zet DR en programmeer de 2532; 0B9F. hex
270	FOR L = 0 TO B: SYS(2784): NEXT	zet DR en test of het programma juist is geschreven
280	POKE 59457, 04: GOSUB 150	0B42 hex
285	FOR L = 0 TO B: SYS(2882)	zo ja: ga terug
290	IF PEEK(1) < > PEEK(E + I) goto 310	zo nee: print tekst en ga terug
300	NEXT: GOTO 5	
310	PRINT "ADRES"; C + L: "IS FOUT": GOTO 5	
320	GOSUB 150: FOR L = 0 TO B: SYS(3029)	controleer of de 2716, 2516, of 2758 schoon is; 0BD5 hex zo nee: print tekst
330	IF PEEK(1) < > 255 GOTO 250: NEXT	
340	POKE 59457, 84: GOSUB 150	programmeer de 2516, 2716, 2758; 0AE0 hex
350	FOR L = 0 TO B: SYS(2784): NEXT	en controleer of alles goed is geschreven; 0BD5 hex
360	POKE 59457, 04: GOSUB 150	
370	FOR L = 0 TO B: SYS(3029)	
380	IF PEEK(1) < > PEEK(E + L) GOTO 310	
390	NEXT: GOTO 5	
400	GOSUB 150: FOR L = 0 TO B: SYS(2882)	lees de 2532 en ga terug 0B42 hex
410	Z = PEEK(1): POKE E + L, Z: NEXT: GOTO 5	
420	GOSUB 150: FOR L = 0 TO B: SYS(3029)	lees de 2516, 2716, 2758 en ga terug; 0BD5 hex
430	Z = PEEK(1): POKE E + L, Z: NEXT: GOTO 5	
Subroutine hex naar decimaal.		
1000	J = 4: K = 1	zet eerste en laatste karakter en initieer H
1005	H = 0	vul op met nullen
1006	IF LEN(FS) < 4 THEN FS = "0" + FS: GOTO 1006	
1010	FOR I = J TO K STEP - 1	haal het rechter karakter en converteer dit naar decimaal
1020	G = ASC(RIGHT\$(FS, I))	
1030	IF G < 60 THEN G = G - 7	
1040	G = G - 48: H = H * 16 + G: NEXT	ga één karakter naar links
1050	RETURN	keer terug, wanneer klaar

men we bij een lus die vergelijkt of het stuk ROM, dat we willen programmeren, wel schoon is (FF). We gebruiken hiervoor een machinetaalprogramma dat staat op adres 0B42, 2882 decimaal. Dit machinetaalprogramma begint met alle uitgangen op de juiste waarde te brengen. Zie ook lijst 2. Vervolgens komt een routine die begint op adres 0B80. Deze routine plaatst de waarde van adreslijn A11 op de A11-aansluiting van de 2532 (pen 18). Daarna wordt het adres uit FB en FC via de schuifregisters naar binnen geschoven. Vervolgens komt een routine die de bits 3 en 2 van de in/uitpoort invertteert. Zie ook tabel 1. Er komt een klokpuls voor Parallel Load, waarna een routine volgt om de data uit de 74LS299 naar buiten te schuiven via „data uit“. Deze routine begint op adres 0B61. Omdat „data uit“ op het belangrijkste bit van de in/uitpoort staat kunnen we met een BPL-instructie controleren of dit 1 of 0 is. Omdat we de accumulator gebruiken om de ingelezen bits te roteren wordt het dataregister door middel van het Y-register ingelezen. Als laatste wordt de accumulator naar adres 01 hex geschreven. Dit adres is ook vrij, omdat het voor de instructie USR wordt gebruikt, terwijl we hier via SYS naar de machinetaalprogramma's springen. De laatste routine van „Read 2532“ is het ophogen van ROM- en RAM-adres. Als er in deze controleloop in het Basic-programma wordt ontdekt dat de inhoud van een geheugenplaats, die moet worden geprogrammeerd, niet op FF staat, springen we uit de FOR NEXT loop. Volgens het PET-boek is dat niet toegestaan maar ik heb tevergeefs gewacht op een strafmaatregel van mijn PET. Het eigenlijke programmeren kan nu beginnen (regel 260). Met een POKE-instructie wordt de 25 V programmeerspanning ingeschakeld. De subroutine van regel 150 geeft het reedrelais RY2 de tijd om even na te „klappen“. In de daarna komende FOR NEXT loop maken we gebruik van de machinetaalroutine op regel 0B9F. Deze routine lijkt veel op het begin van de leesroutine maar we schuiven hier eerst de data naar binnen en vervolgens zetten we bit A11 en schuiven het adres in. Bit 2 van het dataregister wordt nu geïnverteerd (zie afb. 2). We wachten vervolgens 50 ms. Bit 2 wordt weer geïnverteerd en ROM- en RAM-adres worden opgehoogd. Na het programmeren wordt de 25 V uitgeschakeld. We gaan de ROM nog een keer lezen en vergelijken met de RAM-inhoud (regel 280 tot en met 310). Als er ongelijk wordt gevonden wordt het adres waar de fout is opgetreden, aangegeven (in decimale notatie). Op regel 320 tot 390 vinden we

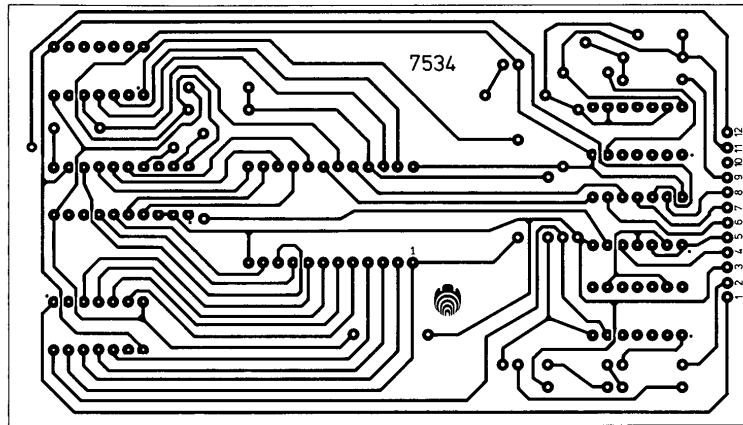
Lijst 2

```

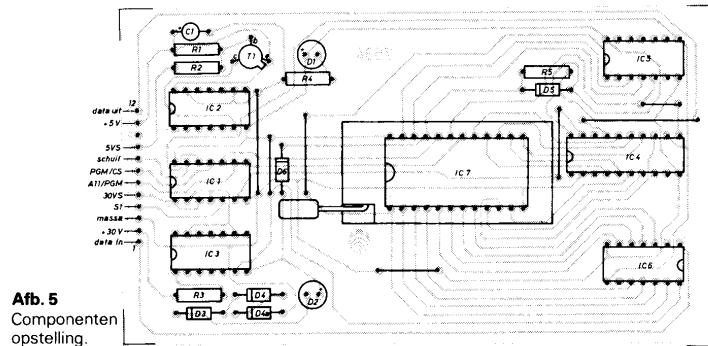
0010: MICRO-WARE ASSEMBLER 6500-1.0 PAGE 01
0020: *****
0030: * EPRON PROGRAMMER *
0040: * COMPUTER BULLETIN HO30 *
0050: * *****
0060: AUTEUR : J.M.U.D.PEIJL
0070:
0080:
0090:
0100:
0110: 00E0 ORG 00E0
0120:
0130: GEBRUIKTE VARIABELEN
0140:
0150: 00E0 TEMPB * 0000
0160: 00E0 ROMLOB * 00FB
0170: 00E0 ROMHIB * 00FC
0180: 00E0 RAMLOB * 00FD
0190: 00E0 RAMHIB * 00FE
0200:
0210: VIA POORT PET
0220:
0230: 00E0 DR * 0E41
0240:
0250: SUBROUTINE VOOR HET PROGRAM-
0260: MEREN VAN DE 2516, 2716 EN 2756
0270:
0280: 00E0 A9 54 PRZEST LDIM #54 SCHAKEL 5 U IN ZET PRO-
0290: 00E2 80 41 ES STA DR GRAMMA MODE 25 U RAH
0300: 00E5 A2 00 LDIM #00 RAM INHOUD VAN RAM BEGIN
0310: 00E7 A1 FD LDIM RAMLOB
0320: 00E9 A2 00 LDIM #00 ZET SCHUIFTELLER
0330: 00EB A8 TRV EN
0340: 00ED 20 1C 0B JSR SHFADR SCHUIF DATABITS D0-D7
0350: 00EF 20 CC 0B JSR SHFZET SCHUIF ADRESBITS A0-A10
0360: 00F1 A4 LDIM #44 SCHAKEL PROGRAMMEER-
0370: 00F4 80 41 ES STA DR PULS IN EN PROGRAMMEER
0380: 00F7 20 C0 0B JSR WAITU WACHT 50 MSEC
0390: 00FA A9 54 LDIM #54 SCHAKELPROGRAMMEER-
0400: 00FC 80 41 ES STA DR PULS UIT
0410: 00FF 20 08 0B JSR INCR HOOG ROM EN RAM ADRES OP
0420: 0002 60 RTS EN KEER TERUG
0430: 0003 EA NOP
0440: 0004 EA NOP
0450: 0005 EA NOP
0460: 0006 EA NOP
0470: 0007 EA NOP
0480:
0490: SUBROUTINE OM ROM EN RAM
0500: ADRES OP TE HOGEN
0510:
0520: 0008 E6 FB INCR INC ROMLOB VERHOOG ROM ADRES
0530: 000A D0 02 BNE LOOPA PAGINA VOL?
0540: 000C E6 FC INC ROMHIB 20 JA VOLGENDE PAGINA
0550: 000E E6 FD LOOPA INC RAMLOB VERHOOG RAM ADRES
0560: 0010 D0 02 BNE RTSA PAGINA VOL?
0570: 0012 E6 FE INC RAMHIB 20 JA VOLGENDE PAGINA
0580: 0014 60 RTS EN TERUG
0590:
0600: SUBROUTINE OM VIER OF VIJF MAAL
0610: TE SCHUIVEN
0620:
0630: 0015 0A SHFV ASLA SCHUIF TOTAAL VIJF MAAL
0640: 0016 0A SHFF ASLA SCHUIF TOTAAL VIER MAAL
0650: 0017 0A ASLA
0660: 0018 0A ASLA
0670: 0019 0A ASLA
0680: 001A A8 TRV BEWAAR ACCU IN V
0690: 001B 60 RTS EN KEER TERUG
0700:
0710: SUBROUTINE VOOR HET SCHUIVEN
0720: VAN HET ADRES NAAR DE UITGANG
0730:
0740: 001C 98 SHFADR TRV ADRES NAAR ACCU
0750: 001D 0A ASLA SCHUIF LINKS
0760: 001E A8 TRV ACCU NAAR V
0770: 001F 98 0B BCC LOOPB WAS BIT 3 NUL?
0780: 0021 A0 41 ES LDIM #00
0790: 0023 09 02 ORAIM #02
0800: 0025 80 41 ES STA DR EN
0810: 0027 20 5A 0B JSR CLOCK GEEF KLOKPULS
0820: 0029 A0 41 ES LDIM #00 CLEAR DATA
0830: 002B 29 FD ANDIM #FD
0840: 002D 80 41 ES STA DR
0850: 002F CA DEX
0860: 0031 D0 E5 BNE SHFADR ALLE BITS GEHAD?
0870: 0033 60 RTS DAN TERUG
0880:
0890: SUBROUTINE OM DE 2532 TE LEZEN
0900:
0910: 0042 A9 04 RETNED LDIM #04 ZET 5 U RAH EN
0920: 0044 80 41 ES STA DR MARK LINKS SCHUIVEN GEREED
0930: 0046 20 80 0B JSR BITADR SCHUIF A0-A10 EN ZET A11
0940: 0048 20 76 0B JSR EXORC ENABLE PARALLEL LOAD
0950: 004A 20 5A 0B JSR CLOCK GEEF KLOKPULS
0960: 004C 20 76 0B JSR EXORC DISABLE PARAL. LOAD
0970: 004E 20 61 0B JSR SHFADR SCHUIF DATA UIT
0980: 0050 20 08 0B JSR INCR HOOG ROM EN RAM ADRES OP
0990: 0052 60 RTS
1000:
1010: SUBROUTINE OM KLOKPULS TE MAKEN
1020: VOOR HET SCHUIVEN EN PARALLEL LADEN
1030:
1040:
1050: 005A EE 41 ES CLOCK INC DR
1060: 005C CE 41 ES DEC DR
1070: 005E 60 RTS
1080:
1090: SUBROUTINE OM ACHT DATABITS NAAR
1100: BUITEN TE SCHUIVEN
1110:
1120: 0061 A2 08 SHFADR LDIM #08 TOTAAL 8 BITS
1130: 0063 AC 41 ES LOOPD LDV DR
1140: 0065 18 CLC
1150: 0067 10 01 BPL LOOPC IS BIT 7 EEN "0"
1160:
1170: 0069 38 LOOPC SEC NEEN
1180: 006A 2A JSR JA; POTEER ACCU
1190: 006B 20 5A 0B JSR CLOCK GEEF KLOKPULS
1200: 006D CA DEX 8 MAAL GEVEEST?
1210: 006F D0 F2 BNE LOOPD NEEN; GA TERUG
1220: 0071 25 01 STA TEMPB JA; DATA IN ADRES 01
1230: 0073 60 RTS
1240: 0075 EA NOP
1250:
1260: SUBROUTINE OM HET SCHUIFREGISTER
1270: TE BESTUREN
1280:
1290: 0076 A0 41 ES EXORC LDA DR
1300: 0078 49 0C EORIM #0C INVERTEER BIT 2 EN 3
1310: 007A 80 41 ES STA DR
1320: 007C EA NOP
1330:
1340: SUBROUTINE OM ADRESBITS A0-A10
1350: TE SCHUIVEN EN A11 TE ZETTEN
1360:
1370: 0080 A5 FC BITADR LDA ROMHIB
1380: 0082 20 16 0B JSR SHFF SCHUIF 4 MAAL LINKS
1390: 0084 00 00 BCS ADRES IS BIT 4 (A11) HOOG?
1400: 0086 A0 41 ES LDIM #00
1410: 0088 09 10 ORAIM #10 MARK A11 = "0"
1420: 008A 41 ES LDIM #03 JA; A11 = "1"
1430: 008C 20 1C 0B JSR SHFADR SCHUIF ADRESBITS A0-A10
1440: 008E A4 FB LDV ROMLOB
1450: 0090 A2 08 LDIM #08
1460: 0092 20 1C 0B JSR SHFADR SCHUIF ADRESBITS A0-A7
1470: 0094 60 RTS
1480: 0096 EA NOP
1490: 0098 EA NOP
1500: 009A EA NOP
1510:
1520: SUBROUTINE OM DE 2532 TE
1530: PROGRAMMEREN
1540:
1550: 009F A9 44 PRTMED LDIM #44 PRESET SCHUIFREGISTER
1560: 00A1 80 41 ES STA DR
1570: 00A3 A2 00 LDIM #00
1580: 00A5 A1 FD LDIM RAMLOB MAAL INHOUD RAM
1590: 00A7 A2 08 LDIM #08 8 BITS TE SCHUIVEN
1600: 00A9 A8 TRV BEWAAR ACCU IN V REGISTER
1610: 00AB 20 1C 0B JSR SHFADR SCHUIF D0-D7 BINNEN
1620: 00AD 20 80 0B JSR BITADR SCHUIF A0-A10 EN ZET A11
1630: 00AF 20 F7 0B JSR EXORA PROGRAMMEERPULS RAH
1640: 00B1 20 C0 0B JSR WAITU WACHT 50 MSEC
1650: 00B3 20 F7 0B JSR EXORA PROGRAMMEERPULS UIT
1660: 00B5 20 08 0B JSR INCR HOOG ROM EN RAM ADRES OP
1670: 00B7 60 RTS
1680: 00B9 EA NOP
1690:
1700: SUBROUTINE OM 50 MSEC TE WACHTEN
1710:
1720: 00C0 A0 28 WAITU LDIM #28
1730: 00C2 A2 FA LOOPE LDIM #FA
1740: 00C4 CA LOOFF DEX
1750: 00C6 D0 FD BNE LOOFF WACHT 1.25 MSEC
1760: 00C8 88 DEV
1770: 00CA D8 F8 BNE LOOPE WACHT 40 X 1.25 = 50 MSEC
1780: 00CC 60 RTS
1790: 00CE EA NOP
1800:
1810: ROUTINE OM VIJF ADRESBITS
1820: TE SCHUIVEN
1830:
1840: 00CC A5 FC SHFZET LDA ROMHIB
1850: 00CE 20 15 0B JSR SHFV
1860: 00D0 4C 8F 0B JMP ADRES
1870: 00D2 EA NOP
1880:
1890: SUBROUTINE OM DE 2516, 2716 EN
1900: 2756 TE LEZEN
1910:
1920: 00D5 A9 04 REZEST LDIM #04
1930: 00D7 80 41 ES STA DR
1940: 00D9 20 CC 0B JSR SHFZET SCHUIF ADRESBITS IN
1950: 00DB 20 EE 0B JSR EXORIC ENABLE
1960: 00DD 20 5A 0B JSR CLOCK GEEF KLOKPULS
1970: 00DF 20 EE 0B JSR EXORIC DISABLE
1980: 00E1 20 61 0B JSR SHFADR SCHUIF DATABITS UIT
1990: 00E3 20 08 0B JSR INCR HOOG ROM EN RAM ADRES OP
2000: 00E5 60 RTS
2010: 00E7 EA NOP
2020:
2030: SUBROUTINE TER VOORBEREIDING
2040: OP LEZEN
2050:
2060: 00EE A0 41 ES EXORIC LDA DR
2070: 00F1 49 1C EORIM #1C INVERTEER BIT 2, 3 EN 4
2080: 00F3 80 41 ES STA DR
2090: 00F5 60 RTS
2100:
2110: SUBROUTINE TER VOORBEREIDING
2120: OP PROGRAMMEREN
2130:
2140: 00F7 A0 41 ES EXORA LDA DR
2150: 00F9 49 08 EORIM #08 INVERTEER BIT 3
2160: 00FB 80 41 ES STA DR
2170: 00FD 60 RTS
2180:
2190: SYMBOL TABLE 3000 30B4
2200: ADRES 00B3 BITADR 00B0 CLOCK 005A DR 0E41
2210: EXORA 00F7 EXORC 0076 EXORIC 00EE INCR 0003
2220: LOOPA 000E LOOPB 0029 LOOPC 006A LOOPD 0063
2230: LOOPE 00C2 LOOFF 00C4 PRTMED 009F PRZEST 00E0
2240: RAMHIB 00FE RAMLOB 00FD RTSR 0014 SHFADR 001C
2250: ROMHIB 00FC ROMLOB 00FB SHFV 0015 SHFZET 00CC
2260: SHFADR 0061 SHFF 0016 SHFV 0015
2270: TEMPB 0001 WAITU 00C0

```

het programmeerprogramma voor de andere EPROM's. Op regel 400 staat een programma om van EPROM 2532 naar RAM te schrijven (pas op dat u uw programmeerprogramma niet overschrijft!). Op regel 420 staat een leesprogramma voor de andere EPROM's ■



Afb. 4 Printontwerp van het EPROM-programmeerapparaat.



Afb. 5
Componenten
opstelling.

Hier volgt een vereenvoudigde versie van het voorgaande programma, afkomstig van de heer Van de Peijl, dat was bedoeld voor de CBM/PET. Dit is meer geschikt voor kleine systemen met een 6502, zoals de KIM, Junior, SYM, AIM enz. De machinetaalroutines zijn vrijwel ongewijzigd overgenomen, doch het Basic-gedeelte is vervangen door eveneens een stukje machinetaal. Hiermee kunnen de 2516 en 2716 (2 Kbytes EPROM's) worden gelezen, geprogrammeerd en geverifieerd. Het programma beslaat zelf nog geen half Kbytes, maar toch bezit een standaard uitvoering van een enkelkaartcomputer veelal niet voldoende geheugen om alle taken te kunnen verrichten. Er is minstens 3 Kbytes RAM nodig, waaronder 2 Kbytes voor de buffer. Na wat handwerk bij het laden van een aantal registers kan het geheel op een EPROM worden losgelaten.

EPROM- PRO- GRAMMEER- PROGRAMMA VOOR KLEINE 6502-SYSTEMEN

Hardware

Het EPROM-programmeerapparaat is geheel dezelfde gebleven. De aansluitingen zijn op dezelfde wijze gemaakt, maar moeten nu worden aangesloten op de A-poort van uw eigen PIA, zie de tabel. Het enige probleem zal meestal de voedingsspanning van 30 V zijn. Wanneer u uw computer voedt met behulp van een ringkerntrafo is de oplossing gemakkelijk. Een aantal wikkelingen extra tot een openklemspanning van ongeveer 24 V met daarachter een brugcel en een afvlakelco leveren het gewenste resultaat. Anders zal er een trafo bij moeten komen met een secundaire spanning van 24 V. De voedingsspanning van 5 V kan meestal van de computer zelf worden betrokken. De massa-aansluiting dient deugdelijk te zijn om problemen met lussen en dergelijke te voorkomen.

Routines

Gekozen is voor het programmeren en lezen van de 2516 van Texas Instruments en de 2716, geleverd door diverse fabrikanten. Deze EPROM's zijn op het moment zeer gangbaar vanwege hun prijs-prestatie. Er kan 2 Kbytes in worden opgeslagen en dat is niet mis. Ze hebben als volgende voordeel, dat ze slechts één voedingspanning van 5 V nodig hebben, in plaats van drie. Van de machinetaalroutines zijn dan ook alleen diegenen overgenomen, die voor deze EPROM's van belang zijn, zie de lijst. Het programma start op adres 0200 hex en begint met een initialiseringsroutine. Deze zet de registers van de betreffende PIA goed. Ingebouwd is „SAVTMP”, dat de beginwaarden voor start- en eindadres van het RAM- en EPROM-geheugenblok copieert naar andere locaties op de zero-page,

waar ze kunnen worden gebruikt voor ophoging. Het startadres van het geheugenblok in EPROM wordt gehaald van de locaties 00E0 en 00E1, het startadres van het blok in RAM van 00E2 en 00E3. Deze worden geplaatst op respectievelijk de locaties 00E6 en 00E7, en 00E8 en 00E9. Het eindadres van het blok in EPROM moet staan op de locaties 00E4 en 00E5. Hiermee wordt, tijdens de loop van het programma, vergeleken of alles klaar is; niet met het RAM-eindadres dus. Telkens wanneer het programma een bepaalde functie heeft verricht, worden de startadressen hersteld door middel van de routine „SAVTMP”

Na de initialisatie komen de routines voor het programmeren, schuiven, 50 ms wachten, lezen en ophogen van het EPROM- en RAM-adres. Er is één verschil met de oorspronkelijke publicatie. Daar wordt het aantal af te werken adressen bijgehouden door het Basic-programma. Het adres, waarin op een bepaald moment wordt gelezen of geschreven, wordt onafhankelijk bepaald in het machinetaalgedeelte. In deze vereenvoudigde versie zijn beide functies gecombineerd. Dat houdt in dat de incrementeerfunctie is verdwenen uit de lees- en schrijfroutines en een plaats heeft gevonden in het hoofdprogramma. Er is een extra subroutine, „EADR”, toegevoegd, die controleert of het laatste adres van de EPROM al is bereikt. Verder is er een uitleesroutine, die een aantal foutmeldingen mogelijk maakt. Het maakt gebruik van de zescijferige uitlezing op, in dit geval, de KIM. Wat wordt weergegeven, wordt bepaald door de pointer op locatie 00EB van de zero-page. Eerst worden de registers van de betreffende PIA goed gezet en wordt 00 in een teller geladen. Dan wordt het eerste display

P.G.J. DE BEER

Tabel 1 Aansluitgegevens voor zowel de KIM als de Junior.

EPROM-programmeer- apparaat	COMPUTER			
		KIM	Junior	
signaal	pen	pen	pen	signaal
schuif	8	A-14	3	PA0
data naar EPROM	1	A-4	4	PA1
S1	4	A-3	5	PA2
PGM/CS	7	A-2	6	PA3
A11/PGM	6	A-5	7	PA4
5 V S	9	A-6	8	PA5
30 V S	5	A-7	9	PA6
data van EPROM	12	A-8	10	PA7
massa	3	A-1	1	massa
+ 5 V	11	A-A	2, 17	+ 5 V
+ 30 V	2			+ 30 V

geselecteerd en wordt er door middel van de pointer een code uit de tabel gehaald. Deze licht op, waarna er even wordt gewacht. Het volgende display komt aan de beurt, waarin de volgende code wordt geplaatst. Dit gebeurt totaal 6 maal. Na een extra wachttijd wordt deze cyclus opnieuw herhaald, totdat de in het begin genoemde teller weer nul is geworden.

Hoofdprogramma

Het hoofdprogramma bestaat uit drie delen. Eerst is er het programmeerge-deelte met daaraan gekoppeld een verifieerge-deelte. Dit laatste kan onafhankelijk worden uitgevoerd door op het betreffende adres te starten. Als laatste is er een leesgedeelte.

Het programmeerge-deelte begint met de initialisatie, haalt dan de pointer voor het uitlezen van een bericht en plaatst deze in een locatie op de zero-page. De voedingsspanning van 5 V wordt ingeschakeld en de LED gaat branden. Er wordt even gewacht om het relais uit te laten denderen. Vervolgens wordt een leesactie gestart om te kijken of de EPROM, voor wat betreft de gevraagde geheugenlocaties, schoon is. Wordt op een bepaalde plaats geen FF gelezen, dan springt het programma naar de uitleesroutine en laat aldaar „GEEN FF” op het display verschijnen. Is alles in orde dan worden de startadressen hersteld, de programmeerspanning van 30 V wordt ingeschakeld en de tweede LED gaat branden. Het programmeren kan beginnen. Wanneer het eindadres van het geheugenblok in EPROM nog niet is bereikt, worden EPROM- en

RAM-adres opgehoogd en kan de volgende byte worden geschreven. Zijn alle bytes geweest, dan springt het programma naar het verifieerge-deelte.

De startadressen worden hersteld en de volgende pointer voor een bericht wordt opgehaald. Er wordt een byte uit de EPROM gelezen en deze wordt vergeleken met de data uit de overeenkomende RAM-locatie. Zijn deze gegevens aan elkaar gelijk dan worden de adressen opgehoogd en wordt er opnieuw vergeleken. Wordt ergens een fout geconstateerd dan springt het programma naar de uitleesroutine en laat „FOUTJE” zien. Hierna wordt naar de monitor teruggesprongen. Zijn RAM en EPROM elkaars spiegelbeeld, dan wordt een nieuwe pointer gehaald en zal het bericht „EINDE” verschijnen. Automatisch springt het programma ook hier terug naar de monitor.

Het leesgedeelte begint weer met een initialisatie, waarna, uitgaande van de beide startadressen, de bytes vanuit de EPROM worden overgebracht naar RAM. Als alles klaar is, verschijnt eveneens „EINDE” op het display en springt het programma na een bepaalde tijd naar de monitor terug.

Gebruik

Wanneer het programma en de print voor de eerste maal worden gebruikt, is het aan te raden wat testen uit te voeren.

Eerst worden op de print zelf de voedingsspanningen van 5 V en 30 V gecontroleerd. Dan wordt op de adres-

sen 00E0 en 00E1 met behulp van de monitor tweemaal achtereens 00 ingebracht. Op de adressen 00E2 en 00E3 worden respectievelijk de lage en de hoge byte van het adres gezet, van waaraf men het RAM-geheugen wil gebruiken. Vervolgens worden de lage en hoge byte van het eindadres van het EPROM-geheugen geladen in de locaties 00E4 en 00E5. Nu wordt het programma vanaf het label „LEES” gestart, zonder dat er zich een EPROM in de houder bevindt. Alleen de 5V-LED gaat branden. Het resultaat is, dat het betreffende RAM-geheugenbereik wordt gevuld met FF. Dit kan, na het verschijnen van „EINDE” op het display, door middel van de monitor worden gecontroleerd. Vervolgens wordt bij het label „VERF” gestart voor een verificatie. Dit moet foutloos eindigen. Wanneer we nu echter in RAM een byte veranderen door een andere waarde en het programma „VERF” opnieuw starten, moet het bericht „FOUTJE” verschijnen. Door middel van de monitor kan op de adressen 00E6 en 00E7 worden gevonden op welk adres in de EPROM de fout is opgetreden. Als dit allemaal in orde is bevonden, kan een liefst voorgeprogrammeerde EPROM in de houder worden geplaatst. Denk erom dat u dit altijd pas dan doet, als de voedingsspanningen van de computer zijn ingeschakeld en er een reset is gegeven. Het programma wordt wederom vanaf het label „LEES” gestart. Na „EINDE” wordt met de monitor gekeken of de data overeenkomt met de verwachtingen. Door „VERF” te starten kunt u nagaan of er niets is fout gegaan. Vervolgens starten we vanaf label „PROG” om te gaan programmeren. Dit zal direct een foutmelding opleveren, daar de EPROM niet schoon was: „GEEN FF”. We nemen nu een schone EPROM, plaatsen deze in de houder, vullen adres 00E0 en 00E1 beide met 00, adres 00E4 met bijvoorbeeld 07 en 00E5 met 00. Op de adressen 00E2 en 00E3 wordt het door u gewenste RAM-startadres gezet. Na starten bij „PROG” worden deze acht bytes geprogrammeerd. De 5V-LED gaat aan. Na even wachten gaat de 30V-LED even aan, dan weer uit en na nog even wachten gaat ook de 5V-LED weer uit. In de laatste periode vond de verificatie plaats. Als het bericht „EINDE” verschijnt is alles goed verlopen. Komt het bericht „FOUTJE”, dan kan op de adressen 00E6 en 00E7 worden gevonden, waar de fout optrad.

Is echter alles goed, dan kunt u een willekeurig programma in EPROM zetten. Voor de volledige 2 Kbytes duurt dat wel een minuutje, maar dan bezit u ook zelfgemaakte firmware. ■

Lijst Programma om EPROM's te programmeren op kleine 6502-systemen.

```

ASS.6502 COMPUTER BULLETIN DB PAGE 01

0010: *****
0020: *
0030: * EPROM PROGRAMMEERAPPARAAT *
0040: * VOOR DE KIM NET 12K RAM *
0050: * COMPUTER BULLETIN PDB#01 *
0060: *
0070: *****
0080:
0090: AUTEUR : J.M. V.D. PEIJL
0100: EN : P.G.J. DE BEER
0110:
0120: 0200 ORG #0200
0130:
0140: GEBRUIKTE VARIABLEN
0150:
0160: 0200 ROMLO * #00E0
0170: 0200 ROMHI * #00E1
0180: 0200 RAMLO * #00E2
0190: 0200 RAMHI * #00E3
0200: 0200 EROMLO * #00E4
0210: 0200 EROMHI * #00E5
0220: 0200 TMPROL * #00E6
0230: 0200 TMPROH * #00E7
0240: 0200 TMPRAL * #00E8
0250: 0200 TMPRAH * #00E9
0260: 0200 TEMPA * #00EA
0270: 0200 TEMPB * #00EB
0280: 0200 TEMP * #00EC
0290: 0200 TMPX * #00ED
0300:
0310: PIA POORT KIM
0320:
0330: 0200 DR * #1700
0340: 0200 DDR * #1701
0350:
0360: KIM ROUTINE
0370:
0380: 0200 NON * #104F
0390:
0400: 0200 A9 7F INIT LDAM #7F ZET DATARICHTINGS-
0410: 0200 80 01 17 STA DR REGISTER
0420: 0200 A9 24 LDAM #24 REZET DATAREGISTER
0430: 0200 80 00 17 STA DR
0440: 0200 A2 03 SAVTMP LDAM #03
0450: 0200 85 E0 SATP LDAX ROMLO BEWAAR START-
0460: 0200 95 E6 STAX TMPROL ADRESSEN
0470: 0210 CA DEX
0480: 0211 18 F9 BPL SATP ALLES GEHAAD?
0490: 0213 60 RTS JA, TERUG
0500:
0510: SUBROUTINE VOOR HET PROGRAM-
0520: MEREN VAN DE 2516, 2716
0530:
0540: 0214 A9 54 PRZEST LDAM #54 SCHAKEL 5 V IN ZET PRO-
0550: 0216 80 00 17 STA DR GRAMMA MODE 25 V AAN
0560: 0219 A2 00 LDAM #00 HAAL INHOUD VAN RAM BEGIN
0570: 0218 A1 E8 LDAM TMPRAL ADRES
0580: 0210 A2 08 LDAM #08 ZET SCHUIFTELLER
0590: 021F A8 TRY EN
0600: 0220 20 48 02 JSR SHAFDR SCHUIF DATABITS 00-07
0610: 0223 20 89 02 JSR SHFZET SCHUIF ADRESBITS 00-10
0620: 0226 A9 44 LDAM #44 SCHAKEL PROGRAMMEER-
0630: 0228 80 00 17 STA DR PULS IN EN PROGRAMMEER-
0640: 0228 20 7E 02 JSR WAITU WACHT 50 MSEC
0650: 022E A9 54 LDAM #54 SCHAKELPROGRAMMEER-
0660: 0230 80 00 17 STA DR PULS UIT
0670: 0233 60 RTS EN KEER TERUG
0680:
0690: SUBROUTINE OM ROM EN RAM
0700: ADRES OF TE HOGEN
0710:
0720: 0234 E6 E6 INCR INC TMPROL VERHOOG ROM ADRES
0730: 0236 00 02 BNE LOOPA PAGINA VOL?
0740: 0238 E6 E7 INC TMPROH JA, VOLGENDE PAGINA
0750: 023A E6 E8 LOOPA INC TMPRAL VERHOOG RAMADRES
0760: 023C 00 02 BNE RTSA PAGINA VOL?
0770: 023E E6 E9 INC TMPRAH JA, VOLGENDE PAGINA
0780: 0240 60 RTS EN TERUG
0790:
0800: SUBROUTINE OM VIER OF VIJF MAAL
0810: TE SCHUIVEN
0820:
0830: 0241 0A SHFU ASLA SCHUIF TOTAL VIJF MAAL
0840: 0242 0A SHFF ASLA SCHUIF TOTAL VIER MAAL
0850: 0243 0A ASLA
0860: 0244 0A ASLA
0870: 0245 0A ASLA
0880: 0246 A8 TRY BEWAAR ACCU IN V
0890: 0247 60 RTS EN KEER TERUG
0900:
0910: SUBROUTINE VOOR HET SCHUIVEN
0920: VAN HET ADRES NAAR DE UITGANG
0930:
0940: 0248 98 SHFADR TYA ADRES NAAR ACCU
0950: 0249 0A ASLA SCHUIF LINKS
0960: 024A A8 TRY ACCU NAAR V
0970: 024B 90 08 BCC DR WAS BIT 3 NUL?
0980: 024D 80 00 17 LDA DR "0 NEE" ZET DATA OF 1
0990: 0250 09 02 ORAM #02
1000: 0252 80 00 17 STA DR EN
1010: 0255 20 64 02 LOOPB JSR CLOCK GEEF KLOKPULS
1020: 0258 80 00 17 LDA DR CLEAR DATA
1030: 025B 29 FD ANDAM #FD
1040: 025D 80 00 17 STA DR
1050: 0260 CA DEX
1060: 0261 D0 E5 BNE SHFADR ALLE BITS GEHAAD?
1070: 0263 60 RTS DAN TERUG

0010:
0020: SUBROUTINE OM KLOKPUUS TE MAKEN
0030: VOOR HET SCHUIVEN EN PARALLEL LADEN
0040:
0050: 0264 EE 00 17 CLOCK INC DR
0060: 0267 CE 00 17 DEC DR
0070: 026A 60 RTS
0080:
0090: SUBROUTINE OM ACHT DATABITS NAAR
0100: BUITEN TE SCHUIVEN
0110:
0120: 026B A2 08 SHFADR LDAM #08 TOTAAL 8 BITS
0130: 026D AC 00 17 LDV DR
0140: 0270 18 CLC
0150: 0271 10 01 BPL LOOPFC IS BIT 7 EEN "0"?
0160: 0273 38 SEC NEEN
0170: 0274 2A LOOPFC ROLA JA; ROTEER ACCU
0180: 0275 20 64 02 JSR CLOCK GEEF KLOKPUUS
0190: 0278 CA DEX 8 MAAL GEWEEST?
0200: 0279 D0 F2 BNE LOOPFD NEEN; GA TERUG
0210: 027B 85 EA STA TEMPA JA; DATA IN ADRES 01
0220: 027D 60 RTS
0230:
0240: SUBROUTINE OM 50 MS TE WACHTEN
0250:
0260: 027E A0 28 WAITU LDAM #28
0270: 0280 A2 FA LOOPE LDAM #FA
0280: 0282 CA LOOPE DEX
0290: 0283 D0 FD BNE LOOPE WACHT 1,25 MS
0300: 0285 88 DEY
0310: 0286 D0 F8 BNE LOOPE WACHT 40X1,25=50 MS
0320: 0288 60 RTS
0330:
0340: ROUTINE OM VIJF ADRESBITS
0350: TE SCHUIVEN
0360:
0370: 0289 A5 E7 SHFZET LDA TMPROH
0380: 028B 20 41 02 JSR SHFU
0390: 028E 4C AF 02 JMP ADRES
0400:
0410: SUBROUTINE OM DE 2516, 2716
0420: TE LEZEN
0430:
0440: 0291 A9 04 REZEST LDAM #04
0450: 0293 80 00 17 STA DR
0460: 0296 20 89 02 JSR SHFZET SCHUIF ADRESBITS
0470: 0299 20 A6 02 JSR EXORIC EXORIC ENABLE
0480: 029C 20 64 02 JSR CLOCK KLOKPUUS
0490: 029F 20 A6 02 JSR SHFDR SCHUIF ADRESBITS
0500: 02A2 20 6B 02 JSR SHFDR SCHUIF DATABITS
0510: 02A5 60 RTS
0520:
0530: SUBROUTINE TER VOORBEREIDING
0540: VAN HET LEZEN
0550:
0560: 02A6 A0 00 17 EXORIC LDA DR
0570: 02A9 49 1C EORIM #1C INVERTEER BIT 2,3 EN 4
0580: 02AB 80 00 17 STA DR
0590: 02AE 60 RTS
0600:
0610: SUBROUTINE OM ADRES TE LADEN
0620:
0630: 02AF A2 03 ADRES LDAM #03
0640: 02B1 20 48 02 JSR SHFADR SCHUIF ADRESBITS 3-10
0650: 02B4 A4 E6 LDV TMPROL
0660: 02B6 A2 08 LDAM #08
0670: 02B8 20 48 02 JSR SHFADR SCHUIF ADRESBITS 0-7
0680: 02BB 60 RTS
0690:
0700: SUBROUTINE BEPAALT OF EINDADRES
0710: IS BEREIKT
0720:
0730: 02BC A5 E4 EADR LDA EROMLO HAAL EINDADRES LAAG
0740: 02BE C5 E6 CNP TMPROL VERGELIJK MET ADRES LAAG
0750: 02C0 00 04 BNE ARTS ONGELIJK, TERUG
0760: 02C2 A5 E5 LDA EROMHI HAAL EINDADRES HOOG
0770: 02C4 C5 E7 CNP TMPROH VERGELIJK MET ADRES HOOG
0780: 02C6 60 ARTS RTS Z=0, GELIJK

0010:
0020: PROGRAMMA SCHRIJF 2516 EN 2716
0030:
0040: 02C7 20 00 02 PROG JSR INIT INITIEER PIA EN KOPIEER
0050: 02CA A9 90 LDAM #90 HAAL ADRES VAN POINTER
0060: 02CC 85 E8 STA TEMPB BEWAAR
0070: 02CE A9 03 LDAM #03 / HOGE BYTE
0080: 02D0 85 EC STA TEMPB +01
0090: 02D2 A9 04 LDAM #04 SCHAKEL IN
0100: 02D4 80 00 17 STA DR
0110: 02D7 20 7E 02 JSR WAITU WACHT OP RELAIS
0120: 02DA 20 91 02 CHFF JSR REZEST HAAL BYTE
0130: 02DD A5 EA LDA TEMPA
0140: 02DF C9 FF CNPIM #FF GELIJK #FF?
0150: 02E1 D0 3E BNE TERR NIET GELIJK, FOUT
0160: 02E3 20 BC 02 JSR EADR KLAAR?
0170: 02E6 F0 05 BEQ FUR
0180: 02E8 20 34 02 JSR INCR NEEN, HOOG OP
0190: 02EB D0 ED BNE CHFF VOLGENDE BYTE
0200: 02ED 20 0A 02 FUR JSR SAVTMP JA, KOPIEER OPNIEUW
0210: 02F0 A9 54 LDAM #54 SCHAKEL IN
0220: 02F2 80 00 17 STA DR
0230: 02F5 20 7E 02 JSR WAITU WACHT OP RELAIS
0240: 02F8 20 14 02 BYT JSR PRZEST PROGRAMMEER EEN BYTE
0250: 02FB 20 BC 02 JSR EADR ALLES GEHAAD?
0260: 02FE F0 05 BEQ VERF
0270: 0300 20 34 02 JSR INCR NEEN, HOOG OP
0280: 0303 D0 F3 BNE BYT VOLGENDE BYTE
0290:
0300: PROGRAMMA VERIFIEER 2516 EN 2716
0310:

```

Lijst Vervolg

0320: 0305 20 00 02	VERF	JSR	INIT	JAL KOPIEER	0740: 0362 A9 7F	LDRAIM #7F	SET DOR
0330: 0308 A9 96		LDRAIM	TAB8	HAAL ADRES VAN POINTER	0750: 0364 8D 41 17	STA #1741	
0340: 030A 85 E8		STA	TEMPB	BEWAAR	0760: 0367 A2 09	LDXIM #09	KIES DISPLAY
0350: 030C A9 03		LDRAIM	TAB8	/ HOGE BYTE	0770: 0369 A0 06	LDVIM #06	ZES DISPLAYS
0360: 030E 85 EC		STA	TEMPB	+01	0780: 036B 8E 42 17	STX #1742	LICHT DISPLAY OP
0370: 0310 A9 04		LDRAIM	#04		0790: 036E B1 E8	LDRAIV TEMPB	HAAL KARAKTER
0380: 0312 8D 08 17		STA	DR	SCHAKEL IN	0800: 0370 8D 40 17	STA #1740	DISPLAY
0390: 0315 20 7E 02		JSR	WAITU	WACHT OP RELAIS	0810: 0373 E8	INX	
0400: 0318 20 91 02	CHK	JSR	REZEST	HAAL BYTE	0820: 0374 E8	INX	VOLGENDE DISPLAY
0410: 031B A2 00		LDXIM	#00		0830: 0375 88	DEV	VOLGENDE KARAKTER
0420: 031D A1 E8		LDRAIX	TMFRAIL	HAAL RAM BYTE	0840: 0376 20 87 03	JSR	DELAY
0430: 031F C5 EA		CMP	TEMPA	VERGELIJK MET EPROM-BYTE	0850: 0379 D0 F0	BNE	LOOP
0440: 0321 D0 12	TERR	BNE	ERR	NIET GELIJK, FOUT	0860: 037B 8C 40 17	STV	#1740
0450: 0323 20 BC 02		JSR	ENDR	ALLES GEHAAD?	0870: 037E 20 87 03	JSR	DELAY
0460: 0326 F0 05		BEG	NEX		0880: 0381 A6 FD	LDX	TMFX
0470: 0328 20 34 02		JSR	INCR	NEEN, HOOG OP	0890: 0383 CA	DEX	WACHT EXTRA
0480: 032B D0 E8		BNE	CHK	VOLGENDE BYTE	0900: 0384 D0 DA	BNE	START
0490: 032D A9 9C	NEX	LDRAIM	TAB8	HAAL ADRES VAN POINTER	0910: 0386 60	RTS	
0500: 032F 85 E8		STA	TEMPB	BEWAAR	0920: 0387 84 FC	DELAY	STV
0510: 0331 A9 03		LDRAIM	TAB8	/ HOGE BYTE	0930: 0389 A0 00	LDVIM #00	
0520: 0333 85 EC		STA	TEMPB	+01	0940: 038B 88	ALOOP	DEV
0530: 0335 A9 24	ERR	LDRAIM	#24	RESET	0950: 038C D0 FD	BNE	ALOOP
0540: 0337 8D 00 17		STA	DR		0960: 038E A4 FC	LDV	TEMP
0550: 033A 20 5E 03		JSR	DISP	LEES UIT	0970: 0390 60	TABA	RTS
0560: 033D 4C 4F 1C		JMP	NON	TERUG NAAR MONITOR	0980: 0391 F1		#F1
0570:					0990: 0392 F1		#F1
0580:	PROGRAMMA LEES 2516 EN 2716				1000: 0393 D4		#D4
0590:					1010: 0394 F9		#F9
0600: 0340 20 00 02	LEES	JSR	INIT		1020: 0395 F9		#F9
0610: 0343 A9 04		LDRAIM	#04		1030: 0396 E0	TABB	#E0
0620: 0345 8D 00 17		STA	DR	SCHAKEL IN	1040: 0397 F9		#F9
0630: 0348 20 7E 02		JSR	WAITU	WACHT OP RELAIS	1050: 0398 9E		#9E
0640: 034B 20 91 02	RED	JSR	REZEST	HAAL BYTE	1060: 0399 F8		#F8
0650: 034E A2 00		LDXIM	#00		1070: 039A BE		#BE
0660: 0350 A5 EA		LDRA	TEMPA		1080: 039B BF	TABC	#BF
0670: 0352 81 E8		STRAIX	TMFRAIL	ZET BYTE IN GEMEUGEN	1090: 039C F1		#F1
0680: 0354 20 BC 02		JSR	ENDR	ALLES GEHAAD?	1100: 039D F9		#F9
0690: 0357 F0 D4		BEG	NEX		1110: 039E BF		#BF
0700: 0359 20 34 02		JSR	INCR	NEEN, HOOG OP	1120: 039F D4		#D4
0710: 035C D0 E0		BNE	RED		1130: 03A0 86		#86
0720: 035E A2 00	DISP	LDXIM	#00	TELLER	1140: 03A1 F9		#F9
0730: 0360 86 FD	START	STX	TMFX	IN TMFX	1150: 03A2 00		#00