Herwig Feichtinger

# Datenaustausch

### Zwei Computer im Gespräch

Wer zwei unterschiedliche Computer nebeneinander stehen hat, ärgert sich oft darüber, daß weder Kassetten- noch Diskettenformat kompatibel sind. Ein Überspielen von Programmen und Daten ist daher nur per Kabel möglich. Doch auch dafür braucht man schon ein wenig Software. Hier wird ein Apple-II-Programmpaket vorgestellt, das eine Übertragung im 6502-Hex-Format erlaubt. Als Gegenstation dient beispielhaft ein AIM-65.

Das 6502-Hex-Format ist ein Format zur Datenübermittlung, das beliebige Speicherbereiche in ASCII-Hexadezimal-Ziffern verschlüsselt und mit Prüfsummen gegen Fehler absichert. Zahlreiche Computer haben dafür geeignete Routinen bereits in ihrem Monitorprogramm implementiert, z. B. KIM-1, AIM-65 oder System-65. Das Format ist folgendermaßen aufgebaut: Jede Zeile beginnt mit einem Strichpunkt und endet mit einem Return-Zeichen. Nach dem Strichpunkt folgen zwei Hex-Ziffern, die die Anzahl der Datenbytes der Zeile angeben. Dann kommt die vierstellige Hexadezimal-Anfangsadresse (MSB, LSB), gefolgt von der spezifizierten Anzahl von Datenbytes. Am Ende der Zeile steht eine vierstellige hexadezimale Prüfsumme über alle vorangegangenen Bytes (außer dem Strichpunkt; MSB, LSB). Die maximale Datenbyte-Anzahl einer Zeile beträgt dezimal 24 (hex 18). Ist die Zahl der Datenbytes in einer Zeile mit Null spezifiziert, so handelt es sich um die letzte Zeile der Übertragung; statt der Adresse wird dann vierstellig die Zahl der vorangegangenen Zeilen und wieder die Prüfsumme gesendet, wobei letztere natür-

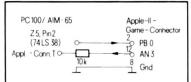


Bild 1. Verbindung eines AIM-65 mit dem Apple-II. Die Übertragung erfolgt asynchron im TTL-Pegel; auf der AIM-Platine sind C7 und R8 auszulöten

lich mit der Zeilenzahl identisch ist, weil ja keine weiteren Bytes in der Schlußzeile stehen.

#### Drei Drähte genügen

Der Einfachheit halber erfolgt die Übertragung zwischen Apple-II und AIM-65 asynchron mit 300 Baud im TTL-Pegel.

Auf Seiten des Apple-II kann dann nämlich der Game-Connector als Schnittstelle mißbraucht werden, und der AIM-65 ist mit wenigen Änderungen an der TTY-Schnittstelle ebenfalls hierfür geeignet (Bild 1). Insgesamt sind also nur drei Drähte zwischen beiden Computern erforderlich.

Bild 2 zeigt das Assemblerlisting des Programms, das den Apple-II veranlaßt, Daten im 6502-Hex-Format zu senden oder zu empfangen. Will man Daten vom AIM-65 empfangen, so braucht man nur im Apple-Monitor 8200G einzugeben und auf Seiten des AIM ein Mini-Programm zu starten (Bild 3). Nach Druck auf die AIM-Taste D (Dump) und Beantworten der Fragen FROM und TO mit

ı												
ı	0800		5	ERROR		\$FF2D					TAY	
ı	0800		6	AN3		\$C05E	823F	995EC0				AN3,Y
ı	0800		7	PB	EQU	\$C061		A4C9	50		LDY	XTEMP
ı	0800		8	XTEMP	EPZ		8244		51		PLA	
١	0800		9	XTEM1	EPZ		8245	60	52	RET	RTS	- 1
ı	0800		10	PNT	EPZ	\$CB	8246		53	;		
ı	0800		11	SUM	EPZ		8246		54	; ZEICH	ENEI	NGABE
ı	0800		12	LEN	EPZ	\$CF		86CA	55	ZEIN		XTEM1
ı	0800		13	CNT	EPZ	\$D1		2C61C0		EMP	BIT	
ı	0800		14	;				30FB	57			EMP
I	8200		15			\$8200		A208			LDX	
ı		4CDC82			JMP	READ		A911	59			#\$11
ı		4C2183	17		JMP	WRITE		203682				WAIT+2
I	8206		18	;				2C61C0			BIT	
ı	8206		19	; ZEICH		SGABE	8257		62			EMP
ı	8206		20	ZAUS	PHA		8259		63		LDA	
ı	8207		21		PHA		825B		64	NBIT	PHA	
ı		86CA	22			XTEM1		203482				WAIT
ı	820A		23		LDX			AD61C0			LDA	PB
ı		203482		BEGA		WAIT	8262		67		ASL	
ı	820F		25		LDA		8263		68		PLA	
ı		8D5EC0				AN3	8264		69		ROR	
ı	8214		27		PLA		8265		70		DEX	
ı	8215		28	WIEDH	PHA			D0F3	71			NBIT
ı		203482				WAIT	8268		72		PHA	
ı	8219		30		PLA			203482				TIAW
١		203982				OUT2		68	74		PLA	
١	821D		32		LSR			A6CA	75			XTEM1
ı	821E		33		DEX			0980	76			#\$80
ı		DOF4	34			WIEDH	8271	60	77		RTS	
ı		203482				WAIT	8272		78	;		
ı	8224		36		LDA		8272		79			ADDIEREN
ı		203982				OUT2	8272	200000	80			AUSGEBEN
١	8229		38			#\$A0		20CE82			JSR	ADD+3
١		203682				WAIT+2	8275		82	;		DD DN
ı		A6CA	40			XTEM1	8275		83			
١	8230		41		PLA	*****	8275		84	NUMA	PHA	
١		4CF0FD		1.13 T.M		\$FDF0	8276		85 86		LSR	
ı		A922	43	WAIT		#\$22	8277				LSR	
ı		4CA8FC	44	Ouma		\$FCA8	8278		87 88		LSR	
١	8239	84C9	46	OUT2	PHA	XTEMP	8279				LSR	NOUT
ı		2901	47		AND		827A 827D	208082	90		PLA	
I	0230	2901	4 /		AND	4 T	02/0	0.0	90		PLA	
1												

Bild 2. Assemblerlisting des Apple-Programms zum Datenaustausch im 6502-Hex-Format

70 nc 6/1984

# mc-soft

8271	290F	91	AND #SF NOUT CLC ADC #SB0 CMP #\$BA BCC LT10 ADC #6 LT10 JMP ZAUS ; ;YTE EINLESEN ;C=1 WENN NICHT HEX BYTIN JSR ZEIN JSR PACK BCS NOHEX ASL	8305 91CB	174		STA (PNT),Y
8280	18	92	NOUT CLC	8307 20BD82	175		JSR INCP
8281	69B0	93	ADC #SB0	830A CA	176		DEX
8283	C9BA	94	CMP #SBA	830B D0F1	177		BNE READ1
8289	9002	95	BCC LT10	830D 208C82	178		JSR BYTIN
828	6906	96	ADC #6	8310 C5CE	179		CMP SUM+1
8280	40682	97	LT10 .TMP ZAUG	8312 0009	180		BNE ERR
920	400002	99	. OHP SAUS	8314 208092	181		JSR RYTIN
0280		9.0	, DVMP PINI BORN	9317 0500	182		CMD CIIM
8280		100	BITE EINLESEN	831 / CSCD	102		DME EDD
8280	201100	100	; C=1 WENN NICHT HEX	8319 D002	183		DNE ERK
8280	204682	101	BYTIN JSR ZEIN	831B FOBF	184		BEQ READ
8281	20A882	102	JSR PACK	831D 202DFF	185	ERR	JSR ERROR
8292	B012	103	BCS NOHEX	8320 60	186	RDY	RTS
8294	0 A	104	ASL	8321	187	;	
8295	0 A	105	ASL	8321	188	; HEXDA	TEI AUSGEBEN
8296	0 A	106	ASL	8321 AD72AA	189	WRITE	LDA \$AA72
829	7 OA	107	ASL	8324 85CB	190		STA PNT
8298	8 85C9	108	STA XTEMP	8326 AD73AA	191		LDA \$AA73
8291	204682	109	TSP 7FIN	8329 8500	192		STA PNT+1
0291	201002	110	JOK ZEIN	8329 306033	193		I.DA SAAGO
8291	20A882	110	JSK PACK	032B ADOUAA	104		CON LEN
82A	B004	111	BCS NOHEX	832E 85CF	194		STA LEN
82A	0509	112	ORA XTEMP	8330 AD61AA	195		LDA SAA61
82A	18	113	CLC	8333 85D0	196		STA LEN+1
82A	60	114	RTS	8335 A900	197		LDA #0
82A	38	115	NOHEX SEC	8337 85D1	198		STA CNT
82A	7 60	116	RTS	8339 85D2	199		STA CNT+1
824	C9B0	117	PACK CMP #SB0	833B A98D	200	WR1	LDA #\$8D
828	90FA	118	BCC NOREA	8330 200682	201		JSR ZAUS
02A/	C9C7	110	CMP #607	8340 3900	202		T.DA ".
82A	0907	119	CMP #\$C/	0340 A3BB	202		TCD 7AUC
82A1	BOF6	120	BCS NOHEX	8342 200682	203		JSR ZAUS
82B	C9BA	121	CMP #\$BA	8345 E6D1	204		INC CNT
82B	9006	122	BCC PAK1	8347 D002	205		BNE WRO
82B	1 C9C0	123	CMP #\$C0	8349 E6D2	206		INC CNT+1
82B	90EE	124	BCC NOHEX	834B 20C482	207	WRO	JSR CLSUM
828	6908	125	ADC #8	834E A5D0	208		LDA LEN+1
920	2908	126	DAK1 AND SCD	8350 D008	209		BNE WR2
028/	2901	120	LUVT VIO #31.	0350 0000	210		LOA LEN
82B0	. 60	127	RTS	0352 ASCF	210		DEC MEDA
82BI	)	128	;	8354 F039	211		BEQ WKDY
82BI	)	129	; POINTER INKREMENTIE	8356 C918	212		CMP #24
82BI	E6CB	130	INCP INC PNT	8358 9002	213		BCC WR3
82B	P D002	131	BNE INCP1	835A A918	214	WR2	LDA #24
820	L E6CC	132	INC PNT+1	835C AA	215	WR3	TAX
920	3 60	133	INCDI DEC	935D 207292	216	MAG	TCD NADD
020.	4	134	INCEL RID	0350 207282	210		JOK NADD
820		134	· GURGEGUMEN TORGOTTE	0360 ASCC	21/		LUA PNT+1
82C		135	CHECKSUMME LOESCHEN	8362 207282	218		JSR NADD
82C	A900	136	CLSUM LDA #0	8365 A5CB	219		LDA PNT
82C	85CD	137	STA SUM	8367 207282	220		JSR NADD
82C	8 85CE	138	STA SUM+1	836A A000	221	WR4	LDY #0
82C	A 60	139	RTS	836C B1CB	222		LDA (PNT),Y
820	В	140	;	836E 207282	223		JSR NADD
820	В	141	BYTE LESEN UND	8371 20RD82	224		JSR INCP
820	B	142	SUMME AUFADDIEDEN	9374 NECE	225		I.DA T.FN
920	200000	142	ADD TER BUMIN	03/4 ADCF	225		CEC TEN
82C	208082	143	ADD JSK BITIN	8376 38	226		SEC
82C	F 08	144	PHP	8377 E901	227		SBC #1
82C	F 48	145	PHA	8379 85CF	228		STA LEN
82D	0 18	146	CLC	837B B002	229		BCS WR5
82D	1 65CD	147	ADC SUM	837D C6D0	230		DEC LEN+1
82D	3 85CD	148	STA SUM	837F CA	231	WR5	DEX
82D	5 9002	149	BCC ADD1	8380 DOE8	232		BNE WR4
820	7 EGCE	150	INC SUM+1	8382 A5CF	233		LDA SUM+1
820	9 68	151	ADD1 PLA	8394 207592	234		TCP NIMA
020	A 20	153	DI D	0384 20/582	234		LDA CUM
82D	M 28	125	P.D.C	8387 A5CD	235		LDA SUM
82D	B 60	153	RTS	8389 207582	236		JSR NUMA
82D	C	154	;	838C 4C3B83	237		JMP WR1
82D	С	155	; HEXDATEN EINLESEN	838F A900	238	WRDY	LDA #0
82D	C 204682	156	READ JSR ZEIN	8391 207582	239		JSR NUMA
820	F C9BB	157	CMP ";	8394 A5D2	240		LDA CNT+1
925	1 D0F9	158	BNE READ	8396 207582	241		JSR NUMA
025	3 20C482	150	DINE READ	0390 20/382	241		IDA CNO
82E	5 200482	159			242		
	6 20CB82		JSR ADD	839B 207582	243		JSR NUMA
	9 B032	161	BCS ERR	839E A5D2	244		LDA CNT+1
	B C900	162	CMP #0	83A0 207582	245		JSR NUMA
	D F031	163	BEQ RDY	83A3 A5D1	246		LDA CNT
	F AA	164	TAX	83A5 207582			JSR NUMA
	0 20CB82						
			JSR ADD	83A8 A203	248		LDX #3
	3 B028	166	BCS ERR	83AA A900		FILL	LDA #0
	5 85CC	167	STA PNT+1	83AC 207582	250		JSR NUMA
82F	7 20CB82	168	JSR ADD	83AF CA	251		DEX
	A B021	169	BCS ERR	83B0 D0F8	252		BNE FILL
	C 85CB	170	STA PNT	83B2 A98D	253		LDA #\$8D
	~ ~ ~ ~ D			83B4 200682			
82F		171		n that /iiiikn/	424		
82F 82F	E 20CB82		READ1 JSR ADD				JSR ZAUS
82F 82F 830		171 172 173	READ1 JSR ADD BCS ERR LDY #0	83B7 60	255 256		RTS END

nc 6/1984 71

## mc-soft

Anfangs- und Endadresse gibt man OUT=U ein. Ist der vollständige Adressenbereich übertragen, kann man noch einen weiteren senden, der auch an einer ganz anderen Stelle im Speicher stehen darf; andernfalls ist nach MORE? einfach N einzugeben.

Tritt während der Übertragung ein Fehler auf, so bricht der Apple-II das Einlesen der Daten ab, gibt einen kurzen Ton aus und druckt "ERR" auf den Bildschirm. Ist die Übertragung ohne Fehler zu Ende, so erscheint wieder der normale Monitor-Prompt. Selbstverständlich erscheinen die Daten im Apple-II im gleichen Speicherbereich, aus dem sie im AIM-65 ausgelesen wurden.

#### Vom Apple zum AIM

Zum Senden eines Speicherbereichs holt sich der Apple-II die Anfangsadresse aus den DOS-Zellen AA72 und AA73 sowie die Länge aus AA60 und AA61. Dorthin werden sie nach einem BLOAD-Befehl nämlich vom Disketten-Betriebssystem (48-KByte-Apple) automatisch geschrieben. Sinnvoll ist also folgende Vorgehensweise: Erst das Programm in Bild 2 laden, dann erst das zu sendende Maschinenprogramm. Die Zeiger sind dann nämlich von selbst richtig gesetzt, und der Start der Übertragung kann mit 8203G vom Monitor aus erfolgen.

Vorher ist natürlich der AIM-65 entsprechend vorzubereiten; Bild 3 enthält bereits das Setzen des dafür nötigen User-Input-Vektors. Dann braucht man nur noch L (für Load) und IN=U einzuge-

```
<*>=108
</> 0108 DB EB F1 00 ;Vektoren
<*>=F0

<
```

Bild 3. Vorbereiten des AIM-65 zur seriellen Ein- und Ausgabe

Apple \$8235 \$0F \$22 \$8250 \$0A \$15 AIM \$A417 \$02 \$0C \$A418 \$FD \$C0

Bild 4. Baudraten-Einstellung bei AIM-65 und Apple-II

## Spruch des Monats

Man muß sich vor unnötigen Innovationen hüten − besonders, wenn sie logisch zwingend erscheinen. ▲ ▲

Winston Churchill

ben. Selbstverständlich beschwert sich auch das AIM-Monitorprogramm mit einer Fehlermeldung, wenn ein Übertragungsfehler auftritt, wenn auch mangels Lautsprecher nicht akustisch.

#### Universell verwendbar

Systemspezifisch sind in Bild 2 lediglich die Adressen zur Zeichen-Ein- und -Ausgabe sowie die Error-Routine im Apple-Monitorprogramm. Paßt man diese an, so läßt sich die Software für beliebige andere 6502-Computer verwenden. Ebenso gut ist es natürlich möglich, zwei Apples damit in Verbindung treten zu lassen.

Wem 300 Bd zu langsam sind, kann die Programmparameter für 1200 Bd ändern (Bild 4). Das Byte an der Apple-Adresse 822A bestimmt die Verzögerungszeit zwischen zwei gesendeten Zeichen; der in Bild 2 angegebene Wert hex A0 gestattet es, auch solche Geräte als Gegenstation zu verwenden, die die empfangenen Zeichen als Echo zurücksenden oder eine längere Zeit zur Verarbeitung einzelner Zeichen brauchen. Im allgemeinen kommt man aber mit einem Wert von hex 15 in Zelle 822A aus.

Das Programm ist als Objektcode und als Assembler-Source für den Lazer-Assembler "Lisa" vom Franzis-Software-Service auf der Apple-Sammeldiskette 6 erhältlich.

#### Literatur

- Hofer, R.: V.24-Ein- und Ausgabe beim Apple-II. mc 1983, Heft 3.
- [2] Feichtinger, H.: Babylon's Datenverwirrung. mc 1981, Heft 1.

# EPROM-Programmierkarte für den Apple-II

Eine durchdacht gestaltete, wenn auch nicht billige Apple-II-Karte zum Programmieren von EPROMs der Typen 2516, 2716, 2732, 2732A, 2764 und 27128 liefert die Firma Weiß in Wilhelmshaven. Der Nullkraft-EPROM-Sokkel befindet sich dabei auf einer kleinen abgesetzten Platine außerhalb des Apple-Gehäuses, die auch fünf Leuchtdioden zur Funktionskontrolle enthält. Die auf einer DOS-3.3-Diskette mitgelieferte Software ist weitgehend menügesteuert. Der EPROM-Inhalt ist dem Arbeitsspeicherbereich ab hex 5000 zugeordnet. Das recht ausführliche Handbuch erläutert auch den Transfer von Z80-CP/M-Files in ein EPROM. Die

nötige Programmierspannung wird auf der Karte selbst erzeugt, eine getrennte Stromversorgung ist also nicht nötig. Ein besonderer Trick ist, daß die Karte im inaktiven Zustand komplett abgeschaltet ist und dabei praktisch keinen Strom verbraucht, was das Apple-Netzteil deutlich entlastet. Dies hat gleichzeitig den Vorteil, daß man den Apple nicht ausschalten muß, um ein EPROM zu wechseln: Im inaktiven Zustand der Karte ist die EPROM-Fassung nämlich spannungsfrei. Das Übergehen auf einen anderen EPROM-Typ erfordert keinerlei Hardware-Eingriffe, da die Umschaltung der Pinbelegung rein elektronisch softwaregesteuert erfolgt.