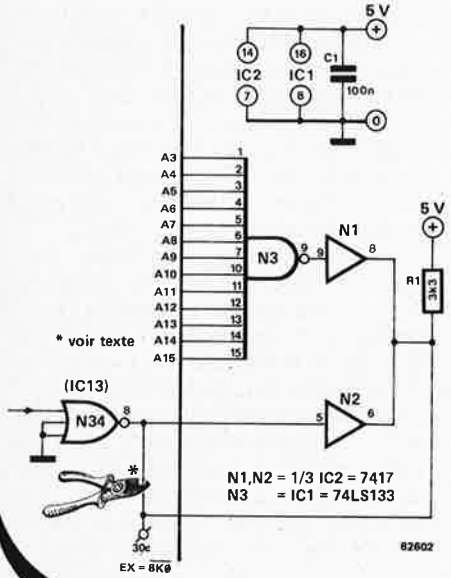
R. Matyssek

92 saisir les vecteurs du J.C.

une alternative!



Si vous avez épluché la littérature spécialisée concernant le Junior Computer (articles et livres), vous savez que dès que l'on adresse de la mémoire via la carte de bus, il faut qu'en page FF figure de l'EPROM contenant aux adresses FFFA. . . FFFF toutes les données vectorielles indispensables au CPU. Or, il se peut bien que l'utilisateur ne soit intéressé que par de la RAM ou que, pour une raison ou une autre, il trouve trop onéreuse la solution de consacrer une EPROM entière à six octets de données.

Nous avions alors proposé deux solutions à ce cruel problème. Le montage décrit ci-dessous est une alternative à la solution numéro "un" (la porte N102 du montage prédédent doit dans ce cas être remplacée par un strap).

On commence par mettre en place les ponts suivants: R-S sur la carte d'interface et D-EX sur la carte de base. On sort IC13 de son support (sur la carte d'interface), on plie vers le haut sa broche 8 (sortie N34); on remet ensuite le circuit intégré en place. Cette "opération" a pour conséquence de couper la liaison interne avec le point EX = 8KØ. Dans cette nouvelle configuration, cette connexion est obtenue par l'intermédiaire des sorties à collecteur-ouvert des portes N1 et N2. Comme seules 13 entrées de IC1, c'est-à-dire 13 lignes d'adresses, sont connectées, cela ne coûte en fait que 8 cases-mémoire: les adresses $FFF8 . . . $FFFF.