

J. Ruppert

Läuft ein Programm einmal nicht so, wie es eigentlich soll, dann ist die Fehlersuche meistens ein mühsames "Geschäft" für den Hobby-Programmierer. Mit unserem Fehlersuchprogramm "6502-Tracer" wird der Inhalt der CPU-Register, des Stapels und des Stapelzeigers (Stack Pointer) bei jedem Programmschritt neben dem entsprechenden Befehl auf dem Bildschirm angezeigt.

# 6502-Tracer

Dem Programmfehler auf der Spur

Tabelle 1. 6502-TRACER ist ein Fehlersuchprogramm, das in ein RAM geladen werden muß. Wenn es dennoch in einem ROM abgelegt ist, muß es vor dem Abarbeiten erst in ein RAM übertragen werden.

Mit dem 6502-Tracer wollen wir nicht nur die glücklichen Besitzer eines Junior-Computers ansprechen, sondern auch die (nicht weniger glücklichen) Besitzer anderer 6502-Systeme. Das Programm belegt nur etwa 1/2 K Speicherbereich und braucht auf der Seite Null nicht mehr als 2 Byte. Mit wenigen Änderungen kann man es auch auf anderen 6502-Systemen zum Laufen bringen.

## Wozu ist das gut?

Tatsächlich geht es darum, daß ein Programm schrittweise abgearbeitet und "sichtbar" gemacht wird, damit der Programmierer sein Programm in Ruhe analysieren, auf Fehler abklopfen und jedes Mal

den Inhalt der Register A, X und Y sowie des Status- und des Stapel-Registers auf den Bildschirm holen kann. Bei der Aufzählung der Status-Flags (NV DIZC) fehlt das Break-Flag, weil unser Suchprogramm alle Befehle annimmt, außer denen, die zu einer Unterbrechung des Programms führen würden (BRK, IRQ und NMI).

Wie in Tabelle 3 zu sehen ist, kann ein Programmablauf (hier: eine Reihe von Befehlen, mit denen Register und Flags verändert werden) leicht analysiert werden, wenn man die Informationen der drei rechten Programmspalten zu nutzen weiß. Die Spalte ganz rechts betrifft den Stapel: FF ist das niederwertigste Byte des Zeigers (das höchstwertigste Byte ist 01). Am Ende der Liste finden sich einige Adressen, die beim Abarbeiten der Befehle JSR und RTS in den Stapel gebracht wurden. Die nächste Spalte gibt den logischen Pegel der Flags NV DIZC des Statusregisters an. Schließlich ist da noch der Inhalt der CPU-Register A, Y, X. Die Adressen und disassemblierten Befehle sind in den beiden Spalten ganz links aufgelistet und zeigen den Ablauf des Programms. Schritt für Schritt, Sprünge und Verzweigungen inbegriffen. Von der Adresse 020D (D0 FA) kommt man zur Adresse 0209, wenn das Flag Z nicht logisch 1 ist.

Tabelle 1.

JUNIOR																
M																
HEXDUMP: 500,721																
	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0500:	58	20	95	06	A9	00	A0	0F	99	13	07	88	D0	FA	B9	CC
0510:	06	20	A5	06	C8	C0	36	D0	F5	A9	26	8D	7E	1A	A9	05
0520:	8D	7F	1A	4C	A2	05	8D	1B	07	68	8D	20	07	68	68	8C
0530:	1C	07	8E	1D	07	BA	8E	14	07	D8	58	A0	03	B9	15	07
0540:	20	A0	06	20	A3	06	C8	C0	06	B0	11	AD	16	07	D0	09
0550:	20	A3	06	20	A3	06	4C	43	05	CE	16	07	C0	09	D0	DD
0560:	AD	20	07	29	CF	8D	13	07	A2	08	0E	13	07	90	04	A9
0570:	31	D0	02	A9	2E	20	A5	06	CA	D0	EF	20	A3	06	AD	14
0580:	07	20	A0	06	A9	2D	20	A5	06	BA	E0	FF	B0	14	68	8D
0590:	16	07	20	A0	06	E0	FE	B0	05	68	48	20	A0	06	AD	16
05A0:	07	48	A0	00	20	95	06	A5	EE	20	A0	06	A5	ED	20	A0
05B0:	06	20	A3	06	B1	ED	8C	1A	06	8C	1B	06	8C	1A	07	8C
05C0:	19	07	20	A8	06	8C	1E	07	98	8D	16	07	CE	16	07	88
05D0:	B1	ED	99	19	06	99	18	07	98	D0	F4	E6	ED	D0	02	E6
05E0:	EE	CE	1E	07	D0	F5	AD	18	07	29	0F	D0	13	AD	18	07
05F0:	C9	20	F0	29	C9	40	F0	2E	C9	60	F0	2E	29	10	D0	62
0600:	AD	18	07	C9	4C	F0	2C	C9	6C	F0	3D	AE	1D	07	AC	1C
0610:	07	AD	20	07	48	AD	1B	07	28	D0	00	00	00	A5	ED	48
0620:	A5	EE	48	4C	33	06	68	8D	20	07	68	85	EE	68	85	ED
0630:	4C	3D	06	AD	1A	06	85	ED	AD	1B	06	85	EE	A9	00	8D
0640:	19	06	20	9A	06	4C	0B	06	AD	1A	06	85	ED	AD	1B	06
0650:	85	EE	A0	00	B1	ED	AA	C8	B1	ED	85	EE	8A	85	ED	4C
0660:	3D	06	AD	20	07	48	AD	18	07	8D	6D	06	28	D0	03	4C
0670:	82	06	58	D8	AD	1A	06	30	11	18	65	ED	85	ED	90	02
0680:	E6	EE	A9	00	8D	1A	06	4C	00	06	18	65	ED	85	ED	B0
0690:	F1	C6	EE	90	ED	A9	0D	20	A5	06	A9	0A	20	A5	06	60
06A0:	4C	8F	12	A9	20	4C	34	13	A0	01	C9	F0	1A	C9	40	00
06B0:	F0	16	C9	60	F0	12	A0	03	C9	20	F0	0C	29	1F	C9	19
06C0:	F0	06	29	0F	AA	BC	03	07	8C	21	07	60	36	35	30	32
06D0:	20	2D	20	54	52	41	43	45	52	0D	0A	41	44	52	2E	20
06E0:	2D	49	4E	53	54	52	2E	2D	20	3A	41	20	3A	59	20	3A
06F0:	58	20	4E	56	31	31	44	49	5A	43	20	53	54	41	43	48
0700:	20	0D	0A	02	02	02	01	02	02	02	01	01	02	01	01	03
0710:	03	03	03	80	FB	00	00	00	D0	FD	00	04	71	08	00	00
0720:	31	02														

JUNIOR

## Wie funktioniert's?

Leider können wir aus Platzmangel nicht das ganze Source-Listing des Suchprogramms abdrucken. Wir beschränken uns also auf eine Gebrauchsanleitung, einen Hexdump und eine kurze Beschreibung.

Bevor das Suchprogramm gestartet wird, muß die Startadresse des zu testenden Programms in die Speicherplätze 00ED und 00EE geladen werden, deren Inhalt quasi die Funktion des Programmzählers übernimmt. Das getestete Programm kann in einem ROM gespeichert werden, das Suchprogramm muß aber in ein RAM: Die Startadresse lautet hier 0500.

Mit den Adressen 0500 bis 0523 wird eine Pufferzone von einigen Byte aufgebaut, die folgende Aufgaben übernimmt: Aufbau eines Pseudo-Stapels (ab 0713 weiter unten), Ausgabe der Spaltenüberschriften und Setzen

des Vektors IRQ (das Unterprogramm IRQ beginnt bei Adresse 0526).

Ab Adresse 05A2 beginnt das eigentliche Suchprogramm: Anzeigen der Programmzähler-Adressen, Laden der Op-Kodes, Auffüllen des Arbeitsspeicherbereichs mit 00, Berechnen der Befehlslänge (das dazu notwendige Unterprogramm fängt bei 06A8 an und ähnelt dem Unterprogramm LENACC des Junior). Der Arbeitsspeicher ist ein Bereich von 4 Byte RAM (0619...061C), in den das Suchprogramm nach und nach alle Befehle des zu testenden Programms einschreibt, um sie dann auszuführen. Da diese Befehle nie mehr als 3 Byte haben, folgt immer mindestens einmal 00, und das wirkt wie ein BRK-Befehl. Also wird das zu testende Programm, gleich nachdem ein Befehl ausgeführt worden ist, unterbrochen und das Unterprogramm IRQ (ab 0526) gestartet.

In 05DB wird eine Art Programmzähler erzeugt (00ED...00EE), der vom Format des vorhergehenden Befehls abhängt; dessen Länge wiederum ist in Adresse 071E gespeichert. Ab Adresse 05E6 werden alle Sprungbefehle herausgenommen und später, wenn nötig, abgearbeitet. Ab 060B werden die Register A, X und Y des zu testenden Programms im Stapel abgelegt.

Weiter geht es mit Adresse 0619, dem Arbeitsspeicherbereich, der jetzt den Befehl vom getesteten Programm enthält. Danach kommen wieder ein BRK-Befehl und das Unterprogramm IRQ. Man braucht sich nicht zu wundern, daß dieses Programm die Prozessorregister, so wie sie nach dem Ausführen des eben erwähnten Programm-befehls sind, im Stapel ablegt – das ist normal. Schließlich wird der ganze Registerinhalt festgehalten und der nächste Befehl ausgeführt.

In Adresse 061D befinden sich spezielle Unterprogramme für die Bearbeitung von Sprungbefehlen. Relative Sprünge werden in 0672 und 068A berechnet. Die Adressen 06A1, 06A2 und 06A6, 06A7 enthalten die Adressen der Unterprogramme PRBYT und PRCHA des Junior-Computers, die geändert werden müssen, wenn man ein anderes 6502-System verwenden will.

Von 06CC bis 0702 sind die Druckanweisungen für die Spaltenüberschriften gespeichert; 0703 bis 0712 enthalten die Lookup-Tabelle des Unterprogramms, mit dem das Format der auszuführenden Befehle festgelegt wird. Die Adressen 0713 bis 0721 beinhalten noch ein paar Pufferbytes, die unser Suchprogramm braucht, um den Stapelzeiger, den Inhalt der "Stapelspitze", den Operationskode (der in diesem Moment verwendet wird), die Länge des dazugehörigen Befehls, den Programmzähler usw. zu speichern.

Wir hoffen, daß die Fehlersuche in einem Programm in Zukunft zu einem Kinderspiel wird.

Tabelle 2.

JUNIOR

M

HEXDUMP: 200,23A

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0200:	A9	03	A8	AA	A9	09	85	00	F8	18	65	00	CA	D0	FA	2A
0210:	6A	38	E5	00	88	D0	FA	E5	00	D8	F0	00	F0	06	F0	02
0220:	F0	04	F0	FC	F0	F8	20	30	02	38	EA	4C	35	02	EA	EA
0230:	20	34	02	60	60	4C	00	03	4C	00	02					

JUNIOR

M

HEXDUMP: 2F0,30F

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
02F0:	00	00	00	00	00	00	00	00	00	00	00	00	B0	06	B0	02
0300:	B0	FC	B0	F8	6C	07	03	00	02	00	00	00	00	00	00	00
0310:																

Tabelle 3.

ED

00ED 27 00.

00EE 09 02.

00EF 1C 500

0500 58 R

6502 - TRACER

ADR. -INSTR.-

ADR.	-INSTR.-	:A	:Y	:X	NV11DIZC	STACK
0200	A9 03	03	00	00	.....	FF-
0202	A8	03	03	00	.....	FF-
0203	AA	03	03	03	.....	FF-
0204	A9 09	09	03	03	.....	FF-
0206	85 00	09	03	03	.....	FF-
0208	F8	09	03	03	...1..	FF-
0209	18	09	03	03	...1..	FF-
020A	65 00	18	03	03	...1..	FF-
020C	CA	18	03	02	...1..	FF-
020D	D0 FA	18	03	02	...1..	FF-
0209	18	18	03	02	...1..	FF-
020A	65 00	27	03	02	...1..	FF-
020C	CA	27	03	01	...1..	FF-
020D	D0 FA	27	03	01	...1..	FF-
0209	18	27	03	01	...1..	FF-
020A	65 00	36	03	01	...1..	FF-
020C	CA	36	03	00	...1.1.	FF-
020D	D0 FA	36	03	00	...1.1.	FF-
020F	2A	6C	03	00	...1..	FF-
0210	6A	36	03	00	...1..	FF-
0211	38	36	03	00	...1.1	FF-
0212	E5 00	27	03	00	...1.1	FF-
0214	88	27	02	00	...1.1	FF-
0215	D0 FA	27	02	00	...1.1	FF-
0211	38	27	02	00	...1.1	FF-
0212	E5 00	18	02	00	...1.1	FF-
0214	88	18	01	00	...1.1	FF-
0215	D0 FA	18	01	00	...1.1	FF-
0211	38	18	01	00	...1.1	FF-
0212	E5 00	09	01	00	...1.1	FF-
0214	88	09	00	00	...1.11	FF-
0215	D0 FA	09	00	00	...1.11	FF-
0217	E5 00	00	00	00	...1.11	FF-
0219	D8	00	00	00	...1.11	FF-
021A	F0 00	00	00	00	...1.11	FF-
021C	F0 06	00	00	00	...1.11	FF-
0224	F0 F8	00	00	00	...1.11	FF-
021E	F0 02	00	00	00	...1.11	FF-
0222	F0 FC	00	00	00	...1.11	FF-
0220	F0 04	00	00	00	...1.11	FF-
0226						
0230	20 30 02	00	00	00	.....11	FD-0229
0234	20 34 02	00	00	00	.....11	FB-0233
0233	60	00	00	00	.....11	FD-0229
0229	38	00	00	00	.....11	FF-
022A	EA	00	00	00	.....11	FF-
022B	4C 35 02	00	00	00	.....11	FF-
0235	4C 00 03	00	00	00	.....11	FF-
0300	B0 FC	00	00	00	.....11	FF-
02FE	B0 02	00	00	00	.....11	FF-
0302	B0 F8	00	00	00	.....11	FF-
02FC	B0 06	00	00	00	.....11	FF-
0304	6C 07 03	00	00	00	.....11	FF-
0200	A9 03	03	00	00	.....1	FF-
0202	A8	03	03	00	.....1	FF-
0203	AA					

JUNIOR

Tabelle 2. Man kann diese Befehle benutzen, um das Programm aus Tabelle 1 zu testen. Herauskommen sollte dann, was in Tabelle 3 zu sehen ist.

Tabelle 3. Dies erscheint auf dem Bildschirm (oder wird ausgedruckt), wenn das Programm aus Tabelle 2 mit Hilfe des Suchprogramms ausgeführt wird. Vor dem Start von 6502-Tracer in 0500 wird erst die Startadresse des zu testenden Programms (0200) auf Seite Null (00ED und 00EE) "geschrieben".